

Teoria Układów Logicznych

Wydział Elektrotechniki, Automatyki, Informatyki i Elektroniki
Katedra Elektroniki

dr inż. Paweł Russek

email: russek@uci.agh.edu.pl

web : www.fpga.agh.edu.pl/russek

Pawilon C3 p.504 tel. (617) 27 92

Konsultacje (2002/03): wt.,czw. :g. 11.00-12.00

Literatura.

- **Wykład.** <http://www.fpga.agh.edu.pl/russek>
- Majewski W. Układy Logiczne.WNT 1999.
- Chmiel K. Teoria Układów Logicznych. Wydawnictwo Politechniki Poznańskiej 1995.
- Traczyk W. Układy cyfrowe. Podstawy teoretyczne i metody syntezy. WNT 1986.
- Majewski W. Układy Logiczne. Wybrane zagadnienia Oficyna Wydawnicza Politechniki Warszawskiej 1998.
- Majewski W., Albicki A. Algebraiczna teoria automatów. WNT 1980.
- Pieńko J., Turczyński J. Układy scalone TTL w systemach cyfrowych. WKŁ 1980.
- Misiurewicz P., Grzybek M. Półprzewodnikowe układy logiczne TTL. WNT 1979.
- Sasal W. Układy scalone serii UCA64/UCY74. Parametry i zastosowania. WKŁ 1985.
- Łakomy M., Zabrodzki J. Układy scalone CMOS. PWN 1991.
- Łakomy M., Zabrodzki J. Cyfrowe układy scalone. PWN 1991.
- Zbierzchowski B., Łuba T., Jasiński K., Markowski M. Synteza logiczna w układach programowalnych. Wydawnictwa Politechniki Warszawskiej 1992.
- Łuba T., Markowski M., Zbierzchowski B, Komputerowe projektowanie układów cyfrowych w strukturach PLD. WKŁ 1993.
- De Micheli G. Synteza i optymalizacja układów cyfrowych. WNT 1998.